

PROCEDURA VALUTATIVA PER LA COPERTURA DI N. 1 POSTO DI PROFESSORE DI PRIMA FASCIA PER IL SETTORE CONCORSUALE 09E3 ELETTRONICA - SETTORE SCIENTIFICO-DISCIPLINARE ING-INF/01 ELETTRONICA PRESSO IL DIPARTIMENTO DI FISICA "G. OCCHIALINI" DELL'UNIVERSITÀ DEGLI STUDI DI MILANO - BICOCCA, MEDIANTE CHIAMATA AI SENSI DELL'ART. 24, COMMA 6, DELLA LEGGE 240/2010 (Bando D.R. Rep. N. 4626/2020, Prot. n. 47819/20 del 29.07.2020)

Cod. 2020-PO24-042

RELAZIONE RIASSUNTIVA

Il giorno 23/09 alle ore 18:00 ha avuto luogo (per via telematica) la prima riunione della Commissione giudicatrice della procedura di selezione di cui all'intestazione, nominata con D.R. n. rep.5555/2020, prot. 59599/20 del 21.09.2020 e composta dai:

Prof. Rinaldo Castello, Ordinario presso il Dipartimento di Ingegneria Industriale e dell'Informazione settore concorsuale 09E3, SSD ING-INF/01 ELETTRONICA dell'Università degli Studi Pavia,

Prof. Fernanda Irrera, Ordinario presso il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni settore concorsuale 09E3, SSD ING-INF/01 ELETTRONICA dell'Università degli Studi di Roma La Sapienza,

Prof. Antonio Giuseppe Maria Strollo, Ordinario presso il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione settore concorsuale 09E3, SSD ING-INF/01 ELETTRONICA dell'Università degli Studi Napoli Federico II.

La Commissione ha provveduto a nominare il Presidente nella persona del Prof. Rinaldo Castello e il Segretario nella persona della Prof. Fernanda Irrera.

I lavori della Commissione si concluderanno entro 2 mesi dalla data di emanazione del decreto rettorale di nomina.

La Commissione ha quindi provveduto a predeterminare i criteri di massima per la valutazione delle pubblicazioni scientifiche, del curriculum, dell'attività didattica e, ove prevista, dell'attività clinico-assistenziale del/della candidato/a, ed a consegnarli al Responsabile della procedimento, all'indirizzo valutazionicomparative@unimib.it, affinché provvedesse ad assicurarne la pubblicizzazione mediante affissione all'Albo dell'Ateneo."

Nella seconda riunione, che si è tenuta il giorno 05/10 alle ore 10 in modalità telematica, i componenti della Commissione hanno preso visione dell'elenco dei candidati che risulta essere composto da:

Andrea Baschirotto.

Hanno inoltre dichiarato che non sussistono situazioni di incompatibilità, ai sensi degli artt. 51 e 52 c.p.c. e dell'art. 5, comma 2, del D.Lgs. 1172/1948, con i candidati e gli altri membri della Commissione. Hanno dichiarato, ai sensi dell'art. 35 bis del D.Lgs. 165/2001 di non essere stati condannati, anche con sentenza non passata in giudicato, per i reati previsti dal Capo I del Titolo II del Libro secondo del Codice Penale. Hanno dichiarato altresì di non aver riportato una valutazione negativa nelle attività di cui al comma 7 dell'art. 6 della Legge 240/2010.



La Commissione ha preso in esame la documentazione pervenuta dal candidato e, tenendo conto dei criteri indicati nella prima riunione, ha effettuato la valutazione delle sue pubblicazioni scientifiche, del suo curriculum e della sua attività didattica. Al termine della valutazione, la Commissione ha formulato il giudizio collegiale.

La Commissione, dopo approfondita discussione, con deliberazione assunta all'unanimità dei componenti, ha dichiarato idoneo alla selezione per un posto di professore di prima fascia, per il settore concorsuale 09E3 ELETTRONICA- settore scientifico-disciplinare ING-INF/01 ELETTRONICA, il candidato Andrea Baschirotto con la seguente motivazione:

L'attività scientifica del candidato si concretizza in un impegno continuo e intenso nelle tematiche della microelettronica, con particolare riferimento all'elettronica analogica e alla progettazione dei circuiti integrati analogici e mixed signal, che ha fruttato una ricca produzione scientifica di altissimo livello internazionale. Si apprezza una notevole propensione del candidato alla gestione di gruppi di ricerca e di progetti finanziati. L'attività didattica del candidato si concretizza nella responsabilità di corsi obbligatori e non, della laurea di primo livello e della laurea magistrale, i cui contenuti ricadono pienamente nella declaratoria del SSD in cui concorre. Si sottolinea un importante impegno del candidato nella attività di trasferimento tecnologico, che manifesta, anche da questo punto di vista, una maturità scientifica e professionale adeguata al ruolo per cui concorre.

Pertanto, valutata l'attività didattica, le pubblicazioni scientifiche e il curriculum, la Commissione unanimemente ritiene che il candidato sia ampiamente meritevole di ricoprire il ruolo di Professore di prima fascia

La Commissione ha dichiarato conclusi i lavori e ha raccolto tutti gli atti della procedura in un plico che è stato chiuso e sigillato con l'apposizione della firma del Presidente sui lembi di chiusura.

Il plico contenente una copia dei verbali delle singole riunioni e della relazione riassuntiva con i relativi allegati verrà consegnato al Responsabile del Procedimento dell'Università degli Studi di Milano – Bicocca.

La relazione riassuntiva e tutti i giudizi espressi dalla Commissione saranno resi pubblici sul sito dell'Ateneo alla pagina <http://www.unimib.it>.

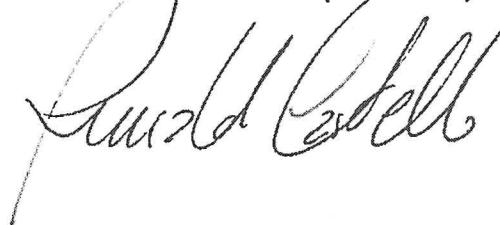
La Commissione ha terminato i lavori alle ore 11:45 del 05/10/2020.

Letto, approvato e sottoscritto.

05/10/2020

PER LA COMMISSIONE:

Prof. Rinaldo Castello (Presidente)



Allegato n. 1 alla Relazione riassuntiva

VALUTAZIONE DELLE PUBBLICAZIONI SCIENTIFICHE, DEL CURRICULUM E DELL'ATTIVITA' DIDATTICA DEL CANDIDATO ANDREA BASCHIROTTO

Profilo sintetico:

Il candidato è Professore Associato per il settore ING-INF/01 Elettronica dal 1998. Dal 1998 al 2007 è stato in servizio presso l'Università del Salento di Lecce, tenendo corsi di Elettronica Analogica, Elettronica I, Elettronica per le Telecomunicazioni, Microelettronica; nel 2004 ha inoltre tenuto un corso di Elettronica per l'Università di Modena.

Dal 2008 presta servizio presso l'Università di Milano Bicocca, tenendo corsi di Elementi di Elettronica (per la Laurea di primo livello), Laboratorio di Elettronica, Microelettronica, Laboratorio di Microelettronica, Elettronica Digitale, Elettronica Industriale, Strumentazione Elettronica (per la Laurea Magistrale). Nel periodo 2008-2012 ha inoltre tenuto il corso di Microelettronica presso l'Università del Salento.

Gli esiti della valutazione da parte degli studenti dei corsi tenuti presso l'Università di Milano Bicocca, disponibili sul sito dell'Ateneo, mostrano un notevole gradimento da parte degli studenti con particolare riferimento all'indice di "efficacia didattica".

Il candidato è stato supervisore di oltre 20 tesi di dottorato ed oltre 80 tesi di Laurea Magistrale.

La attività di ricerca del candidato ha riguardato i circuiti integrati analogici e misti analogico/digitale. In tale ambito generale, il candidato ha spaziato notevolmente sia in termini delle tipologie circuitali studiate che delle applicazioni dei circuiti implementati. In particolare, ha svolto un'attività molto intensa nell'ambito dei filtri analogici sia di tipo campionato (SC) che di tipo tempo continuo e dei convertitori sia analogico-digitale (ADC) che digitale-analogico (DAC). Ha poi dato significativi contributi nel settore dei circuiti di front end per sensori integrati di vario tipo e per quelli dei rivelatori utilizzati negli esperimenti di fisica delle particelle elementari. Ha anche lavorato sui circuiti di base-band dei ricevitori wireless e sui DC-DC converters. Dal 2008 il candidato mantiene la responsabilità di gestione del gruppo di ricerca sulla microelettronica all'Università di Milano Bicocca, avendo in precedenza assunto lo stesso ruolo all'Università di Lecce. Nell'ambito di queste mansioni, il candidato ha manifestato una ottima capacità di attrarre finanziamenti, attraverso il suo coinvolgimento in numerosi progetti finanziati e assumendo, negli ultimi anni, la responsabilità principale di numerosi progetti nazionali (PRIN e INFN) e la responsabilità locale di progetti europei, nella filiera H2020 ECSEL.

Il candidato ha instaurato numerose collaborazioni con molte istituzioni italiane ed estere sia di tipo accademico che di tipo industriale. Tali collaborazioni sono state finalizzate alla progettazione, realizzazione e testing di circuiti integrati principalmente in tecnologia CMOS, ma non solo. In particolare, negli ultimi anni ha mantenuto una collaborazione molto stretta con Infineon Austria che ha supportato il suo gruppo con notevoli finanziamenti.

È di particolare rilevanza la permanenza del candidato in qualità di visiting scientist in diverse aziende e centri di ricerca di Microelettronica in California e in Irlanda, reiterata nel corso degli anni dal 2007 al 2019.

Da tutto ciò si evince un importante impegno del candidato nella attività di trasferimento tecnologico, documentata, oltre che dalla sottoscrizione di numerosi contratti con aziende private in Italia e all'estero, anche dal deposito di oltre cinquanta brevetti internazionali.



Le 20 pubblicazioni presentate ai fini del concorso mostrano un ottimo livello di originalità e rigore metodologico e sono congruenti con il settore scientifico/disciplinare oggetto della procedura; ottima anche la collocazione editoriale delle pubblicazioni.

Nell'insieme, il candidato ha prodotto 167 articoli su riviste internazionali in maggioranza di buono o ottimo livello e 318 presentazioni a conferenze internazionali con referee per la maggior parte di buona o ottima credibilità scientifica.

Dalla banca dati "scopus", le pubblicazioni del candidato hanno complessivamente raccolto oltre 7200 citazioni, con un h-index di 41.

Infine, si segnala l'impegno del candidato in una intensa attività editoriale con la IEEE, che ha concorso a fargli meritare la nomina a Fellow nel 2014.

Giudizio collegiale della Commissione:

Il candidato documenta una qualificata attività di ricerca svolta con buona continuità nell'ambito di discipline comprese nel SSD ING-INF/01 Elettronica, con la pubblicazione di un cospicuo numero di articoli su riviste internazionali con peer-review ad elevato impact factor, un numero di citazioni molto alto e un ottimo indice di Hirsch. A testimonianza dell'impatto industriale della sua attività di ricerca il candidato ha a suo nome ben 52 brevetti negli Stati Uniti. Il curriculum del candidato si correda della gestione di un numeroso gruppo di ricerca sulla microelettronica, con ottima capacità di attrarre finanziamenti. A tale riguardo, si riporta la responsabilità principale di numerosi progetti nazionali e la responsabilità locale di progetti europei. È di particolare spicco la permanenza del candidato in diverse aziende e centri di ricerca di Microelettronica in California e in Irlanda reiterata nel corso degli anni, fino al 2019. Il candidato ha dimostrato anche un'ottima capacità di stabilire fruttuose collaborazioni di ricerca con gruppi di altre Università sia italiane che straniere spesso anche con riconoscimento scientifico molto elevato (a titolo di esempio citiamo l'IMEC di Lovagno e l'EPFL di Losanna). Il candidato ha anche svolto una intensa attività di organizzazione e gestione di eventi scientifici internazionali quali conferenze (per esempio è stato TPC Chair dell'ESSECIRC nel 2002 e sarà general Chair di ESSCIRC/ESSDERC nel 2023), workshop e corsi intensivi. Per il settore della Microelettronica Integrata è stato nell'editorial board delle riviste della IEEE più rilevanti e nel TPC delle conferenze più importanti. Ha anche ricevuto vari premi per le migliori pubblicazioni sia apparse su riviste che presentate a conferenze. Con riferimento ai venti lavori selezionati dal candidato per essere considerati nella valutazione in oggetto sono tutti stati pubblicati su riviste internazionali nella maggior parte dei casi di ottimo livello. Gli argomenti oggetto della ricerca, pur ricadendo tutti nell'ambito dei circuiti integrati analogici e misti analogico/digitali, coprono uno spettro molto ampio di argomenti che comprendono: 1) filtri analogici, 2) circuiti di front end per rivelatori negli esperimenti di fisica delle particelle elementari, 3) convertitori ADC e DAC, 4) DC-DC converters 5) irraggiamento di dispositivi, 6) amplificatori di potenza, 7) circuiti per applicazioni mediche e 8) per il base-band di ricevitori wireless.

L'attività didattica del candidato si concretizza nella responsabilità di numerosi corsi sia per la laurea di primo livello che per la laurea magistrale, i cui contenuti ricadono pienamente nella declaratoria del SSD in cui concorre. Si sottolinea, infine, un importante impegno del candidato nella attività di trasferimento tecnologico, che evidenzia, anche da questo punto di vista, una maturità scientifica e professionale pienamente adeguata al ruolo per cui concorre.

Pertanto, valutata l'attività didattica, le pubblicazioni scientifiche e il curriculum, la Commissione unanimemente ritiene che il candidato sia ampiamente meritevole di ricoprire il ruolo di Professore di prima fascia.

PROCEDURA VALUTATIVA PER LA COPERTURA DI N. 1 POSTO DI PROFESSORE DI PRIMA FASCIA PER IL SETTORE CONCORSUALE 09E3 ELETTRONICA - SETTORE SCIENTIFICO-DISCIPLINARE ING-INF/01 ELETTRONICA PRESSO IL DIPARTIMENTO DI DIPARTIMENTO DI FISICA "G. OCCHIALINI" DELL'UNIVERSITÀ DEGLI STUDI DI MILANO - BICOCCA, MEDIANTE CHIAMATA AI SENSI DELL'ART. 24, COMMA 6, DELLA LEGGE 240/2010 (D.R. n. Bando D.R. Rep. N. 4626/2020, Prot. n. 47819/20 del 29.07.2020)

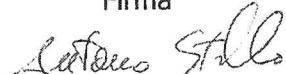
Cod. 2020-PO24-042

DICHIARAZIONE

Il sottoscritto Prof. Antonio Giuseppe Maria Strollo componente della Commissione giudicatrice della procedura valutativa per n. 1 posto di professore di prima fascia, ai sensi dell'art. 24, comma 6, della legge 240/2010 per il Settore Concorsuale 09E3 - Elettronica – settore scientifico-disciplinare ING-INF/01 - Elettronica, nominata con Decreto Rettoriale n. rep. 5555/2020, prot. 59599/20 del 21.09.2020, dichiara di avere partecipato per via telematica alla seduta della Commissione nel seguente giorno: 5/10/2020 e di concordare con il contenuto dei relativi verbali.

Avellino, 5/10/2020

Firma



PROCEDURA VALUTATIVA PER LA COPERTURA DI N. 1 POSTO DI PROFESSORE DI PRIMA FASCIA PER IL SETTORE CONCORSUALE 09E3 ELETTRONICA - SETTORE SCIENTIFICO-DISCIPLINARE ING-INF/01 ELETTRONICA PRESSO IL DIPARTIMENTO DI DIPARTIMENTO DI FISICA "G. OCCHIALINI" DELL'UNIVERSITÀ DEGLI STUDI DI MILANO - BICOCCA, MEDIANTE CHIAMATA AI SENSI DELL'ART. 24, COMMA 6, DELLA LEGGE 240/2010 (Bando D.R. Rep. N. 4626/2020, Prot. n. 47819/20 del 29.07.2020)

Cod. 2020-PO24-042

DICHIARAZIONE

La sottoscritta Prof. Fernanda Irrera componente della Commissione giudicatrice della procedura valutativa per n. 1 posto di professore di prima fascia, ai sensi dell'art. 24, comma 6, della legge 240/2010 per il Settore Concorsuale 09E3 – settore scientifico-disciplinare ING-INF/01 Elettronica, nominata con D.R. n. rep.5555/2020, prot. 59599/20 del 21.09.2020, dichiara di avere partecipato per via telematica alla seduta della Commissione nel seguente giorno: 05/10/2020 e di concordare con il contenuto dei relativi verbali.

Roma 05/10/2020



Siav S.p.A - Contrassegno Elettronico



TIPO CONTRASSEGNO QR Code

IMPRONTA DOC 4454FB846C73E9C059EEDD0BDDDB67DD72B6674C97E2E695F95E04001C227C833

Dati contenuti all'interno del Contrassegno Elettronico

Protocollo 0069429/20

Data Protocollo 09/10/2020

AOO AMM. CENTRALE

UOR AREA PERSONALE

Credenziali di Accesso per la Verifica del Contrassegno Elettronico

URL <https://webproto.si.unimib.it/portaleglifo>

IDENTIFICATIVO FGG5R-20748

PASSWORD dQ09n

DATA SCADENZA 09-10-2021